



2022年 寒假數位晶片設計之培訓營

活動日期：111年2月8日~111年2月9日

活動時間：09:00-16:20（兩日皆相同）

活動地點：亞東科技大學有庠科技大樓12樓電腦教室



活動對象：本校在職老師、高中職在職老師

主辦單位：亞東科技大學電子工程系

聯絡人：電子工程系楊敦璇助理

活動費用：由主辦單位全程支付

報名時間：即日起~111年1月30日17:00止

報名網址：<https://reurl.cc/9OGmm8>

報名連結



活動內容：

◆ HDL硬體描述語言介紹：

1. 硬體描述語言實現特定應用
2. 學數位晶片與硬體描述語言之關係
3. 可合成之VERILOG硬體描述語言語法介紹
4. 如何使用習撰寫testbench測試以及驗證電路



◆ FPGA實作以及EDA工具之教學：

1. Intel Quartus II Lite 17.0編譯、繞線以及燒錄使用方式
2. Mentor ModelSim模擬器的使用方式
3. SignalTapII 邏輯分析儀介紹及使用方式
4. Qsys系統介紹

